

Prendete questi appunti per quel che sono...

Vediamo come ricodificare gli ingressi del PLL dell'RTX CB

Primo punto: perché ricodificare gli ingressi del PLL di un ricetrasmittitore canalizzato??
Banale... per ottenere i canali che in fase di canalizzazione sono stati saltati, soppressi o non considerati.

Cosa serve per ricodificare?

Poco, un tester, un saldatore, una infarinatura di logica e una idea di cos'è un numero binario, un blocco notes e relativa matita, pazienza e lo schema elettrico della radio. Un fila di dip switch con un pezzetto di cavi piatto per le prove.

L'intenzione è di ottenere il massimo senza sostituire o aggiungere quarzi.

Due parole sul funzionamento di quello che chiamiamo "il commutatore di canali", commutatore non è, ovviamente.

Si tratta di un combinatore binario, a ogni scatto della manopola corrisponde una "combinazione di bit" in uscita. 40 canali, 40 scatti e 40 combinazioni di bit in uscita. A ogni combinazione fa capo un canale della radio, nulla di strano, tanto per puntualizzare.

Schema alla mano cerchiamo il commutatore e individuiamo i pin che vanno dal combinatore al PLL, dovrebbero essere 6 o 7 collegamenti in tutto.

L'esempio che segue fa capo al PLL02, ma il discorso è valido per tutti i PLL.

Individuati i collegamenti ci mettiamo sul canale 1 e, a radio accesa (dunque attenzione perché un ponte con i puntali del tester potrebbe far danni seri) misuriamo la tensione sui pin del PLL, quelli che fanno capo al combinatore e prendiamo appunti facendo una tabellina... alla fine della misura, un'ora dopo, dovremmo avere una cosa del genere:

Ch	/	Pin	9	10	11	12	13	14	15
1			1	0	0	1	0	1	0
2			1	0	0	1	0	0	1
3			1	0	0	1	0	0	0

37			0	1	0	0	0	0	1
38			0	1	0	0	0	0	0
39			0	0	1	1	1	1	1
40			0	0	1	1	1	1	0

Ora con una calcolatrice scientifica, anche quella di windows, traduciamo i numerini in esadecimale, o in decimale se vi sentite più a vostro agio.

Nella stesura avrete notato che “mancano” delle combinazioni, ovvero nei primi 23 canali ci sono dei buchi, che corrispondono ai vecchi canali alfa, ecco quindi il risultato completo.

Valori esadecimali con cui il chip "PLL 02" viene settato dal combinatore dei canali.

Il test (che ha dato esito positivo) è stato eseguito su un vecchio "Hi Gain II" e sul un Clarion JC203E (importazione USA).

Il settaggio è riferito i sette pin del PLL02, ecco la tabellina della verità del PPL02 del Clarion JC203E (schema reperibile su [radioamateur.eu](http://www.radioamateur.eu) http://www.radioamateur.eu/schemi/CB/CB_Clarion_DMA-071_JC-203E_user.pdf)

Ch	/	Pin	9	10	11	12	13	14	15	in esadecimale...
1			1	0	0	1	0	1	0	4A
2			1	0	0	1	0	0	1	49
3			1	0	0	1	0	0	0	48
4			1	0	0	0	1	1	0	46 (salto del 3alfa)
5			1	0	0	0	1	0	1	45
6			1	0	0	0	1	0	0	44
7			1	0	0	0	0	1	1	43
8			1	0	0	0	0	0	1	41 (salto del 7alfa)
9			1	0	0	0	0	0	0	40
10			0	1	1	1	1	1	1	3F
11			0	1	1	1	1	1	0	3E
12			0	1	1	1	1	0	0	3C (salto per 11alfa)
13			0	1	1	1	0	1	1	3B
14			0	1	1	1	0	1	0	3A
15			0	1	1	1	0	0	1	39
16			0	1	1	0	1	1	1	37 (salto per 15alfa)
17			0	1	1	0	1	1	0	36
18			0	1	1	0	1	0	1	35
19			0	1	1	0	1	0	0	34
20			0	1	1	0	0	1	0	32 (salto per 19alfa)
21			0	1	1	0	0	0	1	31
22			0	1	1	0	0	0	0	30
23			0	1	0	1	1	0	1	2D
24			0	1	0	1	1	1	1	2F
25			0	1	0	1	1	1	0	2E
26			0	1	0	1	1	0	0	2C
27			0	1	0	1	0	1	1	2B
28			0	1	0	1	0	1	0	2A
29			0	1	0	1	0	0	1	29
30			0	1	0	1	0	0	0	28
31			0	1	0	0	1	1	1	27
32			0	1	0	0	1	1	0	26
33			0	1	0	0	1	0	1	25
34			0	1	0	0	1	0	0	24
35			0	1	0	0	0	1	1	23
36			0	1	0	0	0	1	0	22
37			0	1	0	0	0	0	1	21
38			0	1	0	0	0	0	0	20
39			0	0	1	1	1	1	1	1F
40			0	0	1	1	1	1	0	1E

Come è facile notare non ci sono i due estremi, vale a dire la codifica che corrisponde a al valore binario 0 0 0 0 0 0 0 (00 hex e dec) e l'opposto 1 1 1 1 1 1 1 (7F hex, 127 decimale)

945 4C
 955 4B
 26.965 4A ----- CANALE 1 CB -----

975 49
 985 48
 995 47
 27.005 46
 015 45
 025 44
 035 43
 045 42
 055 41
 065 40
 075 3F
 085 3E
 095 3D

27.105 3C
 115 3B
 125 3A
 135 39
 145 38
 155 37
 165 36
 175 35
 185 34
 195 33

27.205 32
 215 31
 225 30
 235 2F
 245 2E
 255 2D
 265 2C
 275 2B
 285 2A
 295 29

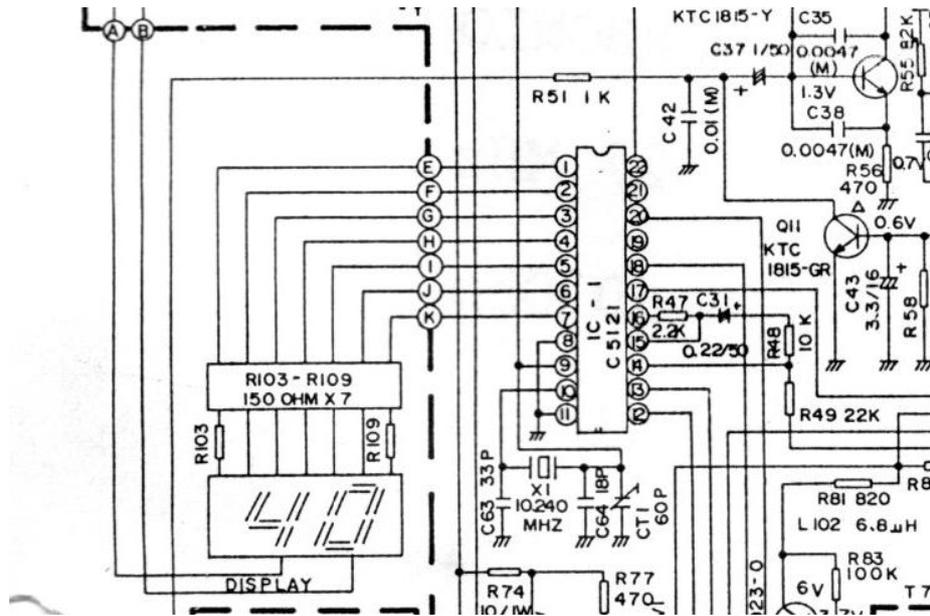
27.305 28
 315 27
 325 26
 335 25
 345 24
 355 23
 365 22
 375 21
 385 20
 395 1F

27.405 1E ----- CANALE 40 CB -----

415 1D
 425 1C
 435 1B
 445 1A
 455 19
 465 18
 475 17
 485 16
 495 15
 27.505 14
 515 13

525 12 ---- LIMITE DEL PLL DI QUESTO RTX, 535 11
 545 10 ---- non è stata toccata alcuna regolazione del PLL

555 0F



**Questo PLL ha 7 pin, dal pin 1 al pin 7
 sono possibili 128 canali**

565	0E
675	0D
685	0C
695	0B
27.705	0A
715	09
725	08
735	07
745	06
755	05
765	04
775	03
785	02
795	01
27.805	00

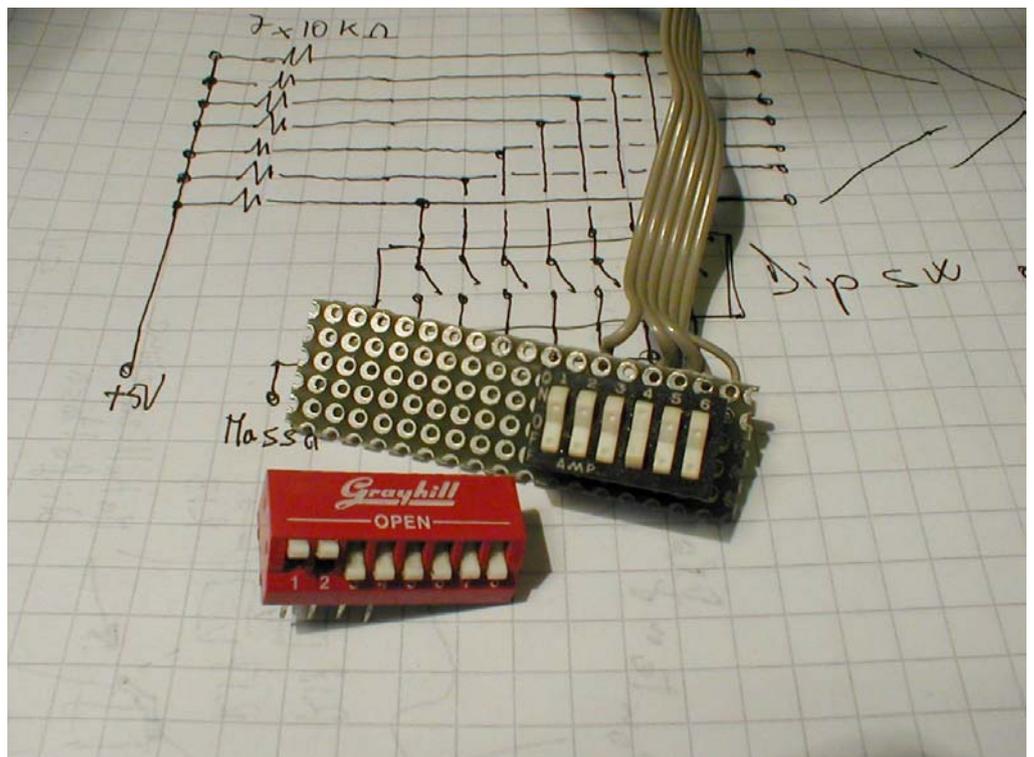
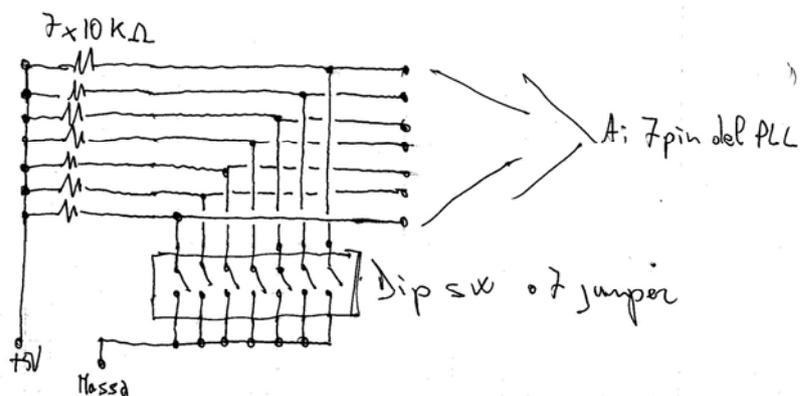
E' evidente che la numerazione di pin cambia da una radio all'altra, dunque non utilizzate questa tabella così com'è, ma dovrete riscriverla per il vostro RTX!

Ora abbiamo le combinazioni adatte, che facciamo??

Dobbiamo fornire al PLL un altro combinatore. Dissaldiamo quello originale, o scollegiamo (segnandoli con cura) i collegamenti precedenti, poi con una fila di dip, o un numero corrispondente di jumperini, ricostruiamo un combinatore manuale seguendo questo schema....

Ottenendo una cosa di questo tipo, le resistenze sono dietro...

In verità le resistenze potrebbero già essere presenti sullo stampato della radio, se ci sono, e se fanno capo al positivo (+5V, mai 12 V !!!), possiamo fare a meno di montarle e collegare semplicemente i fili al PLL e il comune a massa.



Ora che faccio..??

Ora con la tabellina alla mano ricostruiamo i settaggi del PLL a mano, componiamo sui dip SW la combinazione di bit che faceva capo al canale 1 e verifichiamo che la radio sia sul canale 1, così via per gli altri canali. Con il vantaggio di poter accedere a altri canali che sul combinatore sono stati soppressi.

la dip aperto fa capo livello logico 1, a dip chiuso fa capo livello logico 0, quindi per il

canale 1 ... aperto, chiuso, chiuso, aperto, chiuso, aperto, chiuso

Ch 1 1 0 0 1 0 1 0 4A

Oppure se preferite.. off on on off on off on

Con questo sistema, non molto comodo, ma va bene per verificare fino dove arriva la radio è possibile ricreare tutte le 128 (da 0 a 127) combinazioni possibili per un PLL a 7 bit. L'alan 48 citato ne ha solo 6, purtroppo, e il suo massimo sono 64 canali.

La cosa è comunque utilizzabile su qualsiasi RTX che utilizzi un PLL e un commutatore dei canali di questo tipo, ovvero in cui i bit di programmazione del PLL vanno dal combinatore al PLL con tanti fili, uno ogni bit.

Come prima analisi so sono quasi certamente tutti quegli RTX che hanno un display a led, e non lo sono quelli che utilizzano un display LCD.

La cosa è fattibile in automatico, utilizzando due contraves e un decodificatore BCD, oppure con il combinatore originale e preparando una eprom con i valori del caso caricati su ... meglio con un contatore binario, un CD4020 ad esempio, e un tasto per fornire l'impulso di conteggio... con un contatore binario con un PIC che ora vanno tanto di moda. La soluzione questo punto sta a voi, l'idea iniziale la avete avuta.

Una sola precisazione. Il sistema funziona, è stato provato alcuni anni fa su più esemplari, sia con la fila di dip (scomodi, ma veloci da preparare) sia con una eprom programmata per la necessità.

Purtroppo il display, che spesso è comandato con il PLL, potrebbe mostrare numeri assurdi o impossibili, almeno per i canali "non normali".

Un avvertimento: attenzione a quel che fate, ora l'idea di quel che dovete fare vi è stata fornita, ma se non avete capito qualcosa, termini come bit, settaggi binari, conversione in esadecimale. Se non avete capito come creare la tabellina della verità del PLL della vostra radio, significa che questo tipo di modifica è, per ora fuori dalla vostra portata, dunque non avventuratevi in terreni che non conoscete, se non volete buttare la Vostra radio!!

il testo viene distribuito con licenza "creative common", quindi libera diffusione a condizioni che rimanga intatto nelle sue parti e particolarmente che nulla venga modificato circa la provenienza, la destinazione e l'uso previsto.